



Warszawa, 02.02.2023 r.

Informacja o pytaniach do postępowania

Zamawiający: Politechnika Warszawska, 00-661 Warszawa, Plac Politechniki 1
Nr postępowania: Mchtr.261.22.2022
Nazwa postępowania: **„Dostawa zestawu wysokowydajnej stacji obliczeniowej, laptopa oraz dysków SSD**

Tryb udzielenia zamówienia: Przetarg nieograniczony, art. 132 ustawy z 11 września 2019 r. – Prawo zamówień publicznych t.j (Dz.U. z 2022 poz. 1710 ze zm.)
Prawo Zamówień Publicznych zwanej dalej „ustawą Pzp”

Na podstawie art. 135 ust. 1 ustawy Pzp Wydział Mechatroniki Politechniki Warszawskiej działając w imieniu Zamawiającego informuje, że Wykonawca zwrócił się do Zamawiającego z pytaniem dot. postępowania przetargowego, a Zamawiający udzielił wyjaśnień:

Pytanie 1:

„Część I – Dostawa zestawu wysokowydajnej stacji obliczeniowej

1. Zamawiający w opisie przedmiotu zamówienia w pozycji **2x Karta graficzna - wydajność** wymaga: *Dwie jednakowe karty graficzne. Każda z nich powinna osiągać w teście wydajności Passmark (wynik dostępny: http://www.videocardbenchmark.net/high_end_gpus.html z dnia 22.11.2022, zał. 2 [gpu_bench_11_10_2022.pdf](http://www.videocardbenchmark.net/high_end_gpus.html)) co najmniej wynik 20 000 punktów*

Pragniemy poinformować, że udostępniony przez Zamawiającego załącznik zawiera tylko jedną stronę z punktacją od 2 069 pkt do 3 162 pkt. W związku z tym prosimy o zamieszczenie właściwego załącznika, który obejmowałby swoim zakresem wszystkie karty graficzne osiągające wymaganą przez Zamawiającego punktację powyżej 20 000 pkt lub zmianę zapisu na:

Dwie jednakowe karty graficzne. Każda z nich powinna osiągać w teście wydajności Passmark (wynik dostępny: http://www.videocardbenchmark.net/high_end_gpus.html) co najmniej wynik 20 000 punktów

2. Zamawiający w opisie przedmiotu zamówienia w pozycji:

2x Karta graficzna - pamięć wymaga min. 24 GB GDDR6X,

2x Karta graficzna - rodzaje wyjść wymaga 1 x HDMI, 3 x Display Port

Czy Zamawiający dopuści zaferowanie karty grafiki z pamięcią 20 GB GDDR6 i czterema złączami cyfrowymi Display Port?.”

Odpowiedź na pytanie nr 1:

Zamawiający informuje, iż udostępni poprawioną wersję załącznika testu wydajności Passmark.

Zamawiający dopuszcza zaferowanie karty grafiki z pamięcią 20 GB GDDR6 i czterema złączami cyfrowymi Display Port.

Zamawiający zmienia treść:

1) SWZ dział XII – Miejsce oraz termin składania ofert

Było: 1. Ofertę wraz z wymaganymi oświadczeniami i dokumentami przekazuje się przy użyciu środków komunikacji elektronicznej za pośrednictwem

https://platformazakupowa.pl/pn/pw_edu, korzystając z „Formularza złożenia oferty lub wniosku” dnia 06.02.2023 r. do godziny 15:30.

Jest: 1. Ofertę wraz z wymaganymi oświadczeniami i dokumentami przekazuje się przy użyciu środków komunikacji elektronicznej za pośrednictwem

https://platformazakupowa.pl/pn/pw_edu, korzystając z „Formularza złożenia oferty lub wniosku” dnia 17.02.2023 r. do godziny 15:30.

Było: 2. Otwarcie ofert nastąpi w dniu 06.02.2023 r. o godzinie 15:35.

Jest: 2. Otwarcie ofert nastąpi w dniu 17.02.2023 r. o godzinie 15:35.

2) SWZ dział XIII – Termin związania ofertą

Było: 1. Wykonawca jest związany ofertą 90 dni od upływu terminu składania ofert, przy czym pierwszym dniem związania ofertą jest dzień, w którym upływa termin składania ofert, tj. do dnia 06.05.2023 r.

Jest: 1. Wykonawca jest związany ofertą 90 dni od upływu terminu składania ofert, przy czym pierwszym dniem związania ofertą jest dzień, w którym upływa termin składania ofert, tj. do dnia 17.05.2023 r.

Pytanie 2: „Dzień Dobry, Dotyczy Dysk SSD – typ 1; ilość: 40 szt. Czy Zamawiający dopuści zastosowanie dysków posiadających: Szybkość odczytu: 560 MB/s Szybkość zapisu: 530 MB/s?”

Odpowiedź na pytanie nr 2:

Zamawiający informuje, iż prędkość odczytu 560 MB/s spełnia minimalne wymagania. Zamawiający podtrzymuje minimalne wymagania szybkości zapisu na poziomie nie mniejszym niż 540 MB/s

W Związku z wystąpieniem przesłanki o której mowa w art. 286 ust.6 zmianie ulega termin składania ofert

Podpis w oryginale
Dziekan Wydziału Mechatroniki
Politechniki Warszawskiej
Prof. dr hab. inż. Gerard Cybulski